

## Electronique analogique appliqué

<b>Domaine</b>	Ingénierie et Architecture
<b>Filière</b>	Ingénierie et gestion industrielles
<b>Orientation</b>	Ingénierie et gestion industrielles - Tronc commun (IGIS)
<b>Mode de formation</b>	Plein temps

### Informations générales

Nom	: Electronique analogique appliqué
Identifiant	: ElectAnApp
Années académiques	: 2019-2020, 2020-2021, 2021-2022
Responsable	: Kia Salimi
Charge de travail	: 45 heures d'études
Périodes encadrées	: 32 (= 24 heures)

Semestre	E1	S1	S2	E2	S3	S4	E3	S5	S6
Laboratoire					32				

### Connaissances préalables recommandées

L'étudiant-e doit connaître et maîtriser les notions suivantes

- calcul des circuits électriques linéaires
- Notions de bases des mesures électriques

L'unité ElectroTec (Electrotechnique) et LabElecTec (Laboratoires d'électrotechnique) permettent d'acquérir ces connaissances.

### Objectifs

- Dimensionner, monter, mesurer et analyser des circuits analogiques simples.
- Rédiger des rapports techniques (communication scientifique).

### Contenu et formes d'enseignement

*Répartition des périodes indiquée à titre informatif.*

**Laboratoire:** 32 périodes

- Travaux pratiques en laboratoire

32

### Bibliographie

- Principes d'Electronique - Malvino, McGraw-Hill
- Filtre Actifs - Paul Bildstein, Editions Radio
- Op Amp Applications Seminar - Analog Devices
- High Speed Design Seminar - Analog Devices
- Design Ideas – EDN

- Applications Notes – Analog Devices

### Contrôle de connaissances

**Laboratoire** : ils seront évalués sur la base des rapports de manipulation, à 3 reprises au minimum.

### Calcul de la note finale

Note finale = moyenne laboratoire x 1